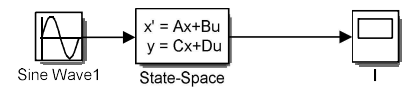
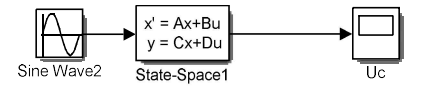
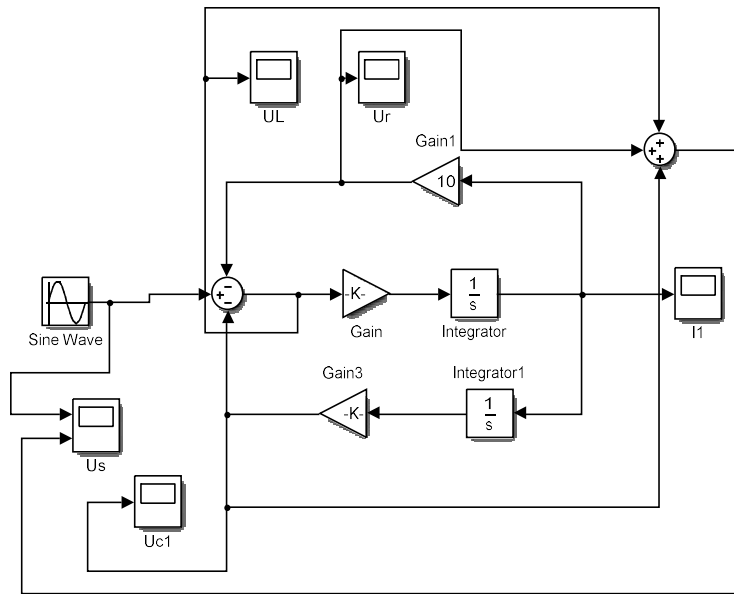


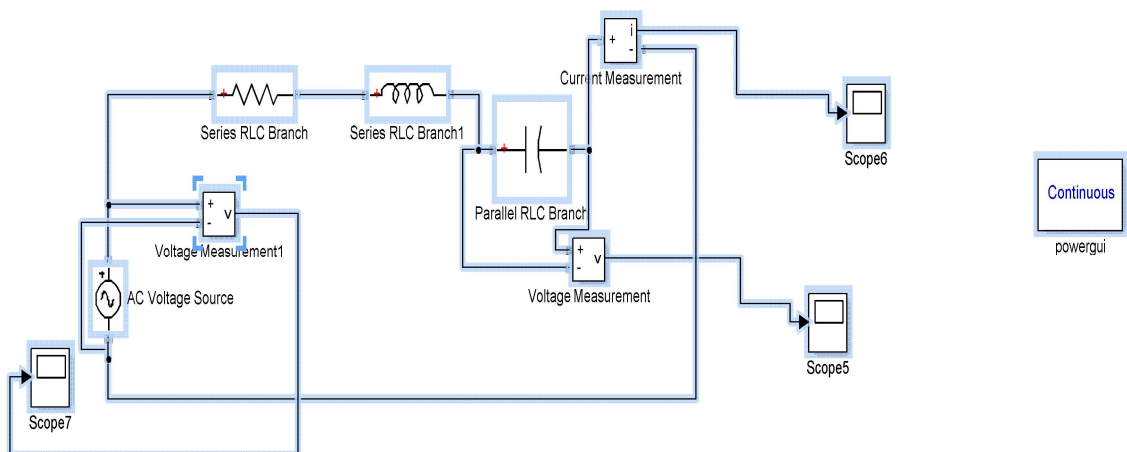
## TP1 Modélisation et simulation d'un circuit passif



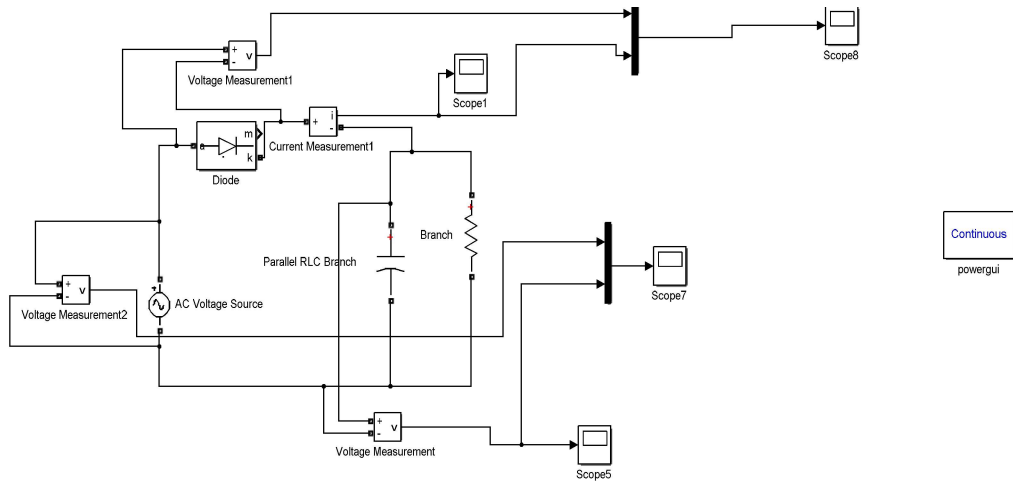
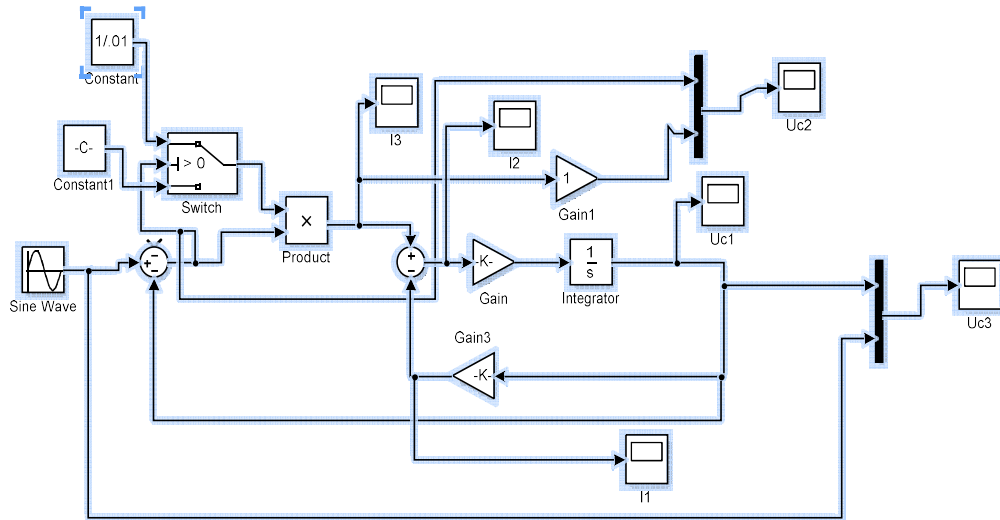
Dans la modélisation par schéma Bloc on peut avoir 2 sorties (I,U)

Pour la modélisation sous forme d'équations d'état les entrées sont  $U_c$  et  $I$

On recueille les variations de  $U_c$  et  $i$



## TP2 Modélisation et simulation d'un circuit actif

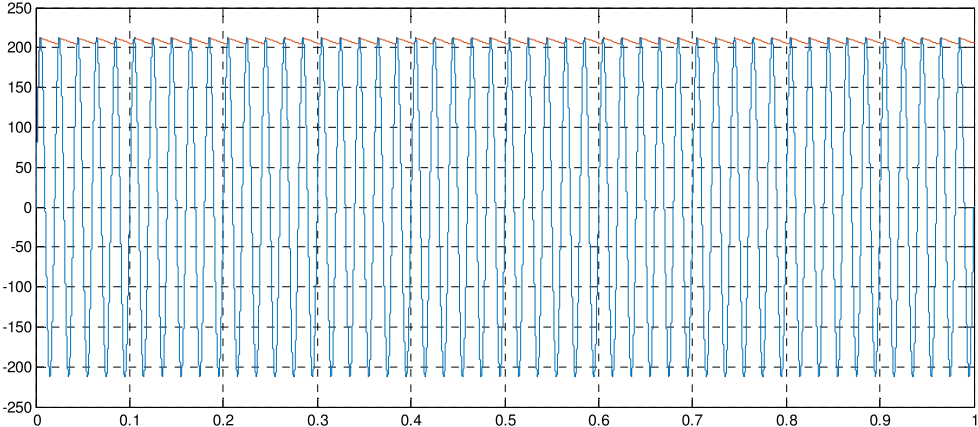


Vérification

$e-U_c > 0$  la diode conduit

$e-U_c < 0$  la diode bloquée

L'allure de  $i_d$  et  $U_d$



Les variations de  $e$  et  $U_c$