

Corrigé RattrapageEx1 (4pts) 2x2

- a) $N = 256 - 50 = \underline{206}$
- b) `movlw 0b00101000`
`movwf OPTION_REG`
`movlw .206`
`movwf TMR0`

Ex2 (2pts)

```

sublw .100
btfss STATUS, Z      ; saut si X=100 (Z=1)
goto  faux           ; X ≠ 100
movlw 0               ; X=100 : charge w avec 0
goto  suite
faux  ....

```

Ex3 (2pts)

```

var3 EQU 0x0C
movf  var1, w
movwf var3      ; var1 sauvegardé dans var3
movf  var2, w
movwf var1      ; var2 copié dans var1
movf  var3, w   ; var1 transféré dans w
movwf var2      ; var1 copié dans var2

```

Ex4 (8pts) 4x2

- 1) '01000110' : 0x46 : code ASCII de la lettre F
- 2) $p = 1$
- 3) On a : 1bit start + 8bits data + 1bit parité + 1bit stop = 11 bits
 Soit $T = 104\mu\text{s} \times 11 = 1144\mu\text{s} = \underline{1,144\text{ms}}$
- 4) Les niveaux de tension du signal RS232 sont élevés par rapport à zéro, afin d'éviter les perturbations par le signal bruit dont les niveaux sont au voisinage du zéro volt.

Ex5 (4pts) 2+2

- 1) Sortie collecteur ouvert
- 2) Elle permet d'adapter la sortie de la porte TTL à l'entrée CMOS au niveau logique haut.