Corrigé du TD 2 : Arithmétique des ordinateurs (suite)

1. Indiquer la valeur codée par la suite 1101100101110101 qui représente un entier signé en complément à 2 sur 16bits.

**Correction :** *C’est un nombre négatif. Complément à 2 : 0010011010001011 donc* -*9867.*

Même question avec la suite 1001000011101101.

**Correction :** *C’est un nombre négatif. Complément à 2 : 0110111100010011 donc* -*28435.*

2. Représentation binaire des entiers négatifs

(a) Coder sur 4 bits les entiers 7, 2, 0, -2, -7 et -8 avec les représentations suivantes :

– signe et valeur absolue ;

**Correction :** *0111, 0010, 0000 ou 1000, 1010, 1111, n/a*

– complément à 1 ;

**Correction :** *0111, 0010, 0000 ou 1111, 1101, 1000, n/a*

– complément à 2.

**Correction :** *0111, 0010, 0000, 1110, 1001, 1000*

(b) Coder les entiers 61 et -61 sur un octet en utilisant la représentation par le signe et la valeur absolue. Montrer que l’addition binaire de ces entiers ainsi codés produit un résultat incorrect. Montrer qu’en revanche le résultat est correct si ces entiers sont codés en utilisant la représentation par le complément à 2.

**Correction :**

*Signe et valeur absolue : Complément à deux :*

 00111101 ( 61) 00111101 ( 61)

 + 10111101 (-61) + 11000011 (-61)

 11111010 -122 00000000 (0)

3. Effectuer en binaire (8 bits) les opérations 1-2, 51+127, -3-127, -127+127, -63-63.

Préciser, pour chaque opération, la retenue et le débordement.

**Correction :** *On code les nombres négatifs en complément à 2.*

*Débordement :*

*– L’addition de deux nombres de signes différents ne produit jamais de débordement (la valeur absolue du résultat est toujours inférieure au maximum des valeurs absolues des deux opérandes).*

*– L’addition de deux nombres de même signe produit un débordement si le signe du résultat est différent du signe des deux opéras*

 00000001 (1) 00110011 (51) 11111101 (-3)

 + 11111110 (-2) + 01111111 (127) + 10000001 (-127)

 11111111 (-1) 10110010 (-78) 01111110 (126)

 *retenue : 0, débordement :0 retenue : 0, débordement : 1 retenue : 1, débordement : 1*

 10000001 (-127) 11000001(-63)

+ 01111111 (127) 11000001(-63)

 00000000 (0) 10000010(-126)

 *retenue : 1, débordement : 0 retenue : 1, débordement : 0*

4. Représentation des réels

(a) En virgule fixe, décoder le nombre binaire 11.011 puis coder en binaire le réel 11.625.

**Correction :**

11:0112 =

\_

1\_21+1\_20+0\_2􀀀1+1\_2􀀀2+1\_2􀀀3\_

10 = [2+1+0:25+0:125]10 = 3:37510

11:62510 = [8+2+1+0:5+0:125]10 =

\_

23+21+20+2􀀀1+2􀀀3\_

10 = 1011:1012

(b) En virgule flottante normalisée, coder en binaire au format simple précision le réel 12.575

**Correction :**

12:57510 = 1100:1001001: : :2 =

\_

0:11001001001: : :\_10100\_

2

0j10000011j11001001001100110011001j

puis effectuer le codage inverse.

**Correction :** *bit de signe = 0* 􀀀! *nombre positif.*

*exposant biaisé =* 100000112 = 13110 􀀀! *exposant :* 10000011􀀀01111111 = 1002 = 410

*la mantisse est normalisée : 0.11001001001100110011001*

\_

0:11001001001100110011001\_10100\_

2 = 1100:10010011001100110012

=

\_

23+22+2􀀀1+2􀀀4+2􀀀7+2􀀀8+2􀀀11

+2􀀀12+2􀀀15+2􀀀16+2􀀀19

i

1

0

= 12:574998855590820312510

5. Opérations en virgule flottante.

Soit *a* =

\_

0:10010\_10101\_

2 et *b* =

\_

0:11010\_101\_

2. Calculer *a*+*b* et *a*\_*b*.

**Correction :** *Avant de faire l’addition, il faut que les deux exposants soient égaux (a* = 1001\_101*, b* = 0:1101\_

101*). Pour faire la multiplication, on multiplie les mantisses puis on additionne les exposants. Dans les deux cas,*

*le résultat doit ensuite être normalisé.*

1001:0000\_101

+ 0:1101\_101

1001:1101\_101

= 0:10011101\_10101

0:1001\_10101

\_ 0:1101\_101

1001

1001

+ 1001

0:01110101\_10110

= 0:1110101\_10101

2