**QUIZ SUR ARCHITECTURE DES SYSTEMES A BASE DE MICROPROCESSEUR**

**Partie 3**

1. **Le registre qui garde une trace des instructions du programme enregistré en mémoire est** : Registre de contrôle, Compteur ordinal**,** Registre d’état**,** Registre direct
2. **Dans le cas où il y a un seul opérande de mémoire, et lorsqu’un deuxième opérande est nécessaire, comme dans le cas d’une instruction Add, nous utilisons un registre de processeur appelé :** accumulator, register, operande
3. **Les instructions qui entraînent le transfert de données d’un emplacement à un autre sans modifier le contenu de l’information binaire sont : Instruction de transfert de données, Instruction de manipulation de données, Instruction de contrôle de programme**
4. **Le codage informatique pour l’échange d’informations entre les terminaux est** BCD ou ASCII
5. **SIMD signifie** Single Instruction, Multiple Data, Single Instruction, Minimum Data, Single Instruction,, Media Data ; Multiple Instruction, Single Data
6. **La fonction NOR est le complément de : AND, OR, NAND, NOT**
7. **…………est un circuit numérique qui effectue l’opération inverse de décodage multiplexeur, additionneur, soustracteur, encodeur**
8. **Pipelining augmente \_\_\_\_\_\_\_\_ des instructions du processeur : l’efficacité, la latence, le débit**
9. **10. Le \_\_\_\_\_\_\_ est un programme qui a pour fonction de démarrer le System de l’ordinateur dès sa mise sous tension : Bootstrap loader, Multi programming ou Loader**
10. **Le transfert de données entre la mémoire principale et le registre du CPU s’effectue via deux registres, à savoir : registre à usage général et MDR, accumulateur et compteur ordinale, MAR et MDR ou MAR et accumulateur**