



SYLLABUS

Matière : TP Electronique des impulsions

Domaine : SCIENCE ET TECHNIQUE Filière : Electronique

Spécialité : Licence Electronique 3^{ème} Année

Semestre : S6

Année scolaire : 2022/2023

Intitulé : TP Electronique des impulsions

Unité d'enseignement: UEM 3.2

Nombre de Crédits: 1 Coefficient : 1

Volume horaire hebdomadaire total : 1h30

- Cours (nombre d'heures par semaine) : x
- Travaux dirigés (nombre d'heures par semaine) : x
- Travaux pratiques (nombre d'heures par semaine) : 1h30

Responsable de la matière d'enseignement

Nom, Prénom, Grade : ZADAM Mohammed MC « B »

Localisation du bureau (Bloc, Bureau) :

Email :zadam_m@yahoo.fr

Tel (Optionnel) :

Horaire du cours et lieu du cours : 8h-9h30 Salle info 2

Description de la matière d'enseignement

Prérequis :

Objectif général du la matière d'enseignement : (Simulation)

Générer, à l'aide de montages électroniques, différents types d'impulsions en vérifiant leurs caractéristiques par des mesures à l'oscilloscope. Apprendre les méthodes pratiques de génération de différents types de signaux.

Objectifs d'apprentissage :

(Simulation)

Avoir la capacité de réaliser des générateurs de différents types de signaux. Pouvoir comprendre la différence entre la période et le rapport cyclique.

Contenu de la matière d'enseignement

Le (ou les) enseignant(s) choisissent, en fonction des équipements pédagogiques, 3 à 4 TPs de chaque unité parmi la liste de TPs présentées ci-dessous.

TP1: Circuit intégrateur et circuit différentiateur.

TP2: Circuits limiteurs.

TP3: Générateur des signaux en dents de scie, générateur de signaux triangulaires.

TP4: Etude d'un exemple de circuit CAN, Etude d'un exemple de circuit CNA.

TP5: Les comparateurs, réalisation des circuits bistables à base des transistors, amplificateurs opérationnels, portes logiques et le circuit NE555.

TP6: Les astables: Réalisation des circuits astables à base de transistors, amplificateurs opérationnels, portes logiques et le circuit NE555.

TP7: Les monostables: Réalisation des circuits monostables à base de transistors, amplificateurs opérationnels, portes logiques et le circuit NE555 et avec les circuits 74121 et le 74123.

TP8: Les circuits à seuil trigger de Schmitt: Réalisation du circuit trigger de Schmitt à base de transistors, amplificateurs opérationnels, portes logiques et le circuit NE555



Modalités d'évaluation

Nature du contrôle	Pondération en %
Examen	X
Micro – interrogation	X
Travaux dirigés	X
Travaux pratiques	100%
Projet personnel	X
Travaux en groupe	X
Sorties sur terrains	X
Assiduité (Présence /Absence)	X
Autres (à préciser)	X
Total	100%

Références & Bibliographie

Textbook (Référence principale) :		
Titre de l'ouvrage	Auteur	Éditeur et année d'édition
Notes des cours: Electronique des impulsions.		
Les références de soutien si elles existent :		
Titre de l'ouvrage (1)	Auteur	Éditeur et année d'édition
Titre de l'ouvrage (2)		



Planning du déroulement du cours

Semaine	Titre du TP	Date
1	Circuit intégrateur et circuit différentiateur (Simulation)	
2	//	
3	Les astables: Réalisation des circuits astables à base de transistors, amplificateurs opérationnels, portes logiques et le circuit NE555. (Simulation)	
4	//	
5	Les comparateurs, réalisation des circuits bistables à base des transistors, amplificateurs opérationnels, portes logiques et le circuit NE555.(Simulation)	
6	//	
7		
8		
9		
10		
11		
12		
13		